

Аннотация дисциплины

| | | | | | | | |
|------------------------------------|---|---------------------------|-------------|-------------|--------|-----------------------------|---------------------|
| Наименование дисциплины | Основы микропроцессорной техники | | | | | | |
| Формируемые компетенции | ОПК-5 | | | | | | |
| Задачи дисциплины | Освоение основ микропроцессорной техники, формирование навыков разработки аппаратных и программных средств микропроцессорных устройств, умений разрабатывать проектную и конструкторскую документацию на данные устройства в соответствии с нормативными требованиями. | | | | | | |
| Основные разделы / темы дисциплины | <p>Основные понятия, классификация и структура микропроцессорных устройств.</p> <p>Структура CISC микропроцессора и построение МП устройства на его основе.</p> <p>Система команд и программирование на ассемблере CISC микропроцессора.</p> <p>Параметры и архитектура RISC микроконтроллеров семейства AVR.</p> <p>Разработка программного обеспечения в среде AVR Studio.</p> <p>Разработка программного обеспечения на языке СИ в среде CodeVision.</p> | | | | | | |
| Форма промежуточной аттестации | Зачет с оценкой, КП | | | | | | |
| Общая трудоемкость дисциплины | 4 зач. ед., 144 акад. час. | | | | | | |
| | Семестр | Аудиторная нагрузка, час. | | | СРС, ч | Промежуточная аттестация, ч | Всего за семестр, ч |
| | | Лекции | Пр. занятия | Лаб. работы | | | |
| 6 | 28 | 14 | 28 | 71 | - | 144 | |